

DOCUMENT-IDENTIFIER: JP 61090584 A

TITLE:

PROJECTION-TYPE DISPLAY DEVICE

PUBN-DATE:

May 8, 1986

INVENTOR-INFORMATION: NAME HIMURO, MASAMI

ASSIGNEE-INFORMATION:

NAME

COUNTRY

SONY CORP

N/A

APPL-NO:

JP59211843

APPL-DATE:

October 9, 1984

INT-CL (IPC): H04N005/74, G02F001/03, H04N009/31

ABSTRACT:

PURPOSE: To improve the utilization factor of light from a light source by converting one polarizing surface among an S polarizing component L∫ and P polarizing component LP, both of which are obtained from a polarizing beam splitter, into the other polarizing surface with the use of a &lambda:/2 optical phase plate and setting their synthetic light beams to the illumination light of a light valve.

CONSTITUTION: A total reflection prism 18 is disposed at the side where the P polarizing component of the polarizing beam splitter 7 is obtained through the reflection. The P polarizing component LP is reflected orthogonally against the total reflection prism 18 and projected in the same direction as the S polarizing component LS obtained by passing through the polarizing beam splitter 7. Light paths of the S polarizing component LS obtained in such a way and the S polarizing component LS* converted by the λ/2 optical phase plate 19 are changed in each optical path, and synthesized so as to coincide at the prescribed position P<SB>0</SB>. The synthetic light of the S polarizing components LS and LS* is made flux having a narrow band-like flattening section extending in the horizontal direction with the aid of a semicylindrical lens 8, and supplied to a line right valve 10 as illumination light.

COPYRIGHT: (C)1986, JPO& Japio

19日本国特許庁(JP)

母 公 開 特 許 公 報 (A) 昭61-90584

@Int_Cl_4

識別記号

庁内整理番号

四公開 昭和61年(1986)5月8日

H 04 N 5/74 G 02 F 1/03 H 04 N 9/31 . 7245-5C D-7448-2H

8321-5C

審査請求 未請求 発明の数 1 (全7頁)

母発明の名称 投射型ディスプレイ装置

②特 願 昭59-211843

❷出 願 昭59(1984)10月9日

砂発明者 氷室 昌美

東京都品川区北品川6丁目7番35号 ソニー株式会社内

の出願人 ソニー株式会社

東京都品川区北品川6丁目7番35号

00代 理 人 弁理士 伊 藤 貞 外1名

明 細 看

発明の名称 投射型デイスプレイ装置 特許請求の範囲

発明の詳細な説明

- 〔 衆葉上の利用分野〕

本発明は、ライトパルプを使用した投射型デイスプレイ装置に関する。

〔従来の技術〕

投射型ディスプレイ装置として、第6回に示す よりにラインライトペルプを使用した装置が提案。

されている。

同図において、(1)は先額で発光部(2)及び反射器 (3)を有している。発光部(2)には、例えばキセノン アークランプが用いられ、また反射器(3)は可視先 を反射し、熱線を通過せしめるものとされる。 1

 偏光面が回転させられる。

このラインライトペルプロで所定角度だけ偏光 面が回転させられた光は、縮小レンズロを通過し 垂直方向に傷向走査せしめる可動ミラーロで光路 変更された後、フィールドレンズロを通過して検 光子を構成する偏光ピームスプリッタ材に供給され、上述ラインライトペルプロにかける偏光面の 回転角度に対応した量だけ通過させられる。

この優先ピームスプリッタはからの光は、投射 レンズはでスクリーン(図示せず)に投射される。

また、第6図において、傾は制御回路部で、その入力増子(16a)には映像信号 8vが供給される。そして、ラインライトペルプ(4)の 512 光弁は、映像信号 8v の各水平期間内の 512 点のサンプル信号で順次駆動され、夫々の光弁部分がその信号内容に応じた角度だけの偏光面の回転を生ぜしめるように、映像信号 8v の水平周期に同期して調削される。また、ミラー駆動部切が制御され、可動ミラー切が映像信号 8v の垂直周期に同期して偏向走査動作を行なりよりにされる。

ペルプの照明光とするものである。

〔作用〕 : . .

偏光ピームスプリッタより得られる 8 偏光成分 Le 及び P 偏光成分 Lp の双方とも順明光として利用されるので、光源からの光の利用率が改善される。

. .

But A Commence of the Commence of

〔突施例.〕

以下、第1 図を参照しながら本発明の一実施例 について説明しよう。本例は、第6 図に示すよう なますとライトペルプを使用したデイスプレイ装 世に適用した例である。 この第1 図にかいて第6 図と対応する部分には同一符号を付し、その詳細 説明は省略する。

第1 図は、垂直方向より見た図である。同図に おいて、個光ピームスプリッタ(7)のP個光成分が 反射して得られる側には全反射プリズム的が直され、P個光成分 L。はこの全反射プリズム的で直角 に反射して、個光ピームスプリッタ(7)を通過して 得られる 8 個光成分 L。上同一方向に射出される。 また、全反射プリズム的の射出側には 2元学位相 以上の構成から、 この第 6 図に示すデイスプレ 1 装置によれば、スクリーン上に映像信号Syによ る画像を得ることができる。

[発明が解決しようとする問題点]

この第6図に示すディスプレイ装置においては、 光源(1)からの光のうち、個光ピームスプリッタ(7) を通過して得られる8個光成分 La のみ照明光として利用され、光源(1)からの光のうち8 個光成分 La と直交する個光面を有するP 個光成分 La は個光ピームスプリッタ(7)で反射され、照明光として利用されているい。従つて、この第6 図に示すディスプレイ装置によれば、光源(1)からの光の利用率が50 8以下と少ない欠点があつた。

をとて、本発明は光源からの光の利用率の改善 を図るものである。

[問題点を解決するための手段]

本発明は上述問題点を解決するため、個光ピームスプリッタより得られる 8 個光成分 Le 及び P 個光成分 Le の一方の個光面を 2 光学 位相板を用いて他方の個光面に変換し、これらの合成光をライト

板似が配され、全反射プリズム似より射出された P 個光成分 L_P は L_P 位名の $\frac{1}{2}$ 光学位相板似によりその個光面が 90° 回転され、 8 個光成分 L_P に変換される。 また、 個光 ピームスプリッタ(7) 及び $\frac{1}{2}$ 光学位相板 似の前面には夫々光路変更用のタサビ形レンズ (プリズム) (2) 及び のが配され、 個光 ピームスプリッタ(7) を通過して得られる 8 偶光成分 L_P 化夫々光路変更され、 所定位置 P_0 で一致するように合成される

また、ラインライトペルプ四は、 所定位置Poより手前に配され、 さらに、 とのラインライトペルプ 四の手前にカマポコ形レンズ (8) が配される。 そして、 8 個光成分 La 及び La の合成光は、 カマポコ形レンズ (8) で水平方向に伸びる細帯状の 偏平断面を有した光束とされて、 ラインライトペルプ (10) に照明光として供給される。

また、本発明には直接関係しないが、本例において、制御国路部的は、例えば、第2回に示すように構成される。この第2回において、第1回と

The Manager Programmer States and States

対応する部分には同一符号を付して示している。

第2図にないて、入力 端子 (16a) に供給される映像信号 8v は映像増幅回路 20 を介して同期分離回路 20 に供給される。 この同期分離回路 20 に供給される。 この同期分離回路 20 に供給され、 の個向制御回路 20 によりミラー駆動部 30 が映像信号 8v の垂直周期に同期して個向走査動作を行及りようにされる。

また、同期分離回路はより得られる水平同期信号 PH は発援器は活業準信号として供給され、この発振器はより例えば 1024 fm(fm は水平周波数)の周波数信号が得られ、これがサンプルペルス発生器はに供給される。そして、サンプルペルス発生器はには 64の出力増子 O1 , O2 , … Oe4 が設けられ、これら夫々の出力増子 O1 , O2 , … , Oe4 より、1 水平期間 (1H) を 64 期間に分割した夫々の終りのタイミングのサンプルペルス 8P1 , 8P2 , …。 SP44 (第3図 B に図示)が得られる。尚、第3図 A は水平同期信号 Pm を示している。

の光弁の信号電徳に供給される。

また、サンプルペルス発生器例の出力強子 01 に得られるサンプルペルス SP1 は、 FET T1 , T2, …, Te のゲートに供給され、 これら FET T1 , T2, …, Te はこのサンプルペルス SP1 のタイミングで オンとされる。また、出力強子 02 に得られるサン プルペルス SP2 は、 FET T3 , T1e , …, T1e のペー スに供給され、 これら FET T3 , T1e , …, T1e は このサンプルペルス SP2 のタイミングでオンとされ、以下同様に、出力端子 03 , O4 , …, O44 に得 られるサンプルペルス SP3 , SP4 , …, SP64 は、 夫々8 個単位の FET のゲートに供給され、 8 個単 位の FET は夫々サンプルペルス SP3 , SP4 , …,

従つて、 ラインライト ペルプ (1) の光弁 L_1 、 L_2 、 … 、 L_6 の信号電極には、 FET T_1 、 T_2 、… 、 T_8 を 失々介して映像信号 S_V の各水平期間信号のうち、水平同期信号 P_R からサンプルペルス SP_1 までの $\frac{1}{64}$ 水平期間 $(\frac{1}{64}$ H) に含まれる 8 つのサンプル 信号 S_1 、 S_2 、… 、 S_6 が供給される。また、ラインラ

また、第2図において、映像増幅回路図より得 られる映像信号Syは、y補正回路切、時間調整用 の選延回路凶を介して選延線凶に供給される。と の遅延線内には8個のタップ Pi, Pi, …, Pa が 設けられ、 タップ P。には 映像信号 Sャの現在の信号 が得られると共化、タツプ Pr , Pa , …, Pi 化は 順次 <u>- 1 -</u> 水平期間 (<u>- 1 -</u> H) ずつ前の信号が得られ る。タップ Pi , Pz , … , Pz は失々アンプ (30:), (30g),…,(30g) に接続され、これらアンプ(30j) (30x),…,(30x) より待られる信号は、失々電界 効果形トランジスタ(以下 PET という) T: , Ta: --- , Ta のドレイン・ソースを介して、 第 4 図に示 すように 512 個の光弁 La , La , … , Laia よりな るラインライトペルナMの光弁 41 . 42 . … . 44 の信号電極に供給される。また、アンプ(301), (30g),…,(30g) より得られる信号は、夫々 FET To , Tio, … , Tio のドレイン - ソースを介して光 弁 4a , 4io , ··· , 4io の信号電極に供給され、以 下同様にアンプ (301) , (302) , … , (304) より得 られる信号は、順次サインライトペルプ叫の8個

イトペルプ仰の光弁 L_0 、 L_{10} 、 \cdots 、 L_{10} の信号電極には、 FET T_0 、 T_{10} 、 \cdots 、 T_{10} を失々介して映像信号 S_V の各水平期間信号のうち、 サンプルペルス SP_1 から SP_2 までの $\frac{1}{64}$ 水平期間に含まれる S つのサンプル信号 S_0 、 S_{10} 、 \cdots 、 S_{10} が供給され、以下同様にしてラインライトペルプ仰の光弁 L_1 、 L_2 、 L_3 、 L_4 、 L_5 、 L_5

制御回路部頃をとのように構成するものによれば、ラインライトペルプロの各光弁 Li 、 Li 、 … 、 Lu の信号電極への信号を 8 個ずつ並列サンプリングするので、順次サンプリング方式に比ペサンプリング周放数を低くでき、例えばシフトレジスタより構成されるサンプルペルス発生器例のシフトレジスタ段数を著しく低減でき、部品点数及び消費電力を大幅に少なくすることができる。また、タップ Pi 、 Pi 、 … , Pi を利用してアジタル信号 [1,0]を順次供給し、ラインライトペルプロの各

光弁 41 , 42 ,… , 4512 を アンタル 信号で駆動することも容易に可能となる。

第1 図に示すように構成された本例によれば、 偏光 ピームスプリッタより得られる 8 偏光成分La 及びP 傷光成分 Lp の双方ともラインライトペルプ. 01の照明光として利用されるので、光源(1)からの 光の利用率が改善される。また、本例のように、 ラインライトペルプWを所定位置 Paより手前に配 するととにより、桜供比の伝媒に大きいラインラ イトペルプロの原明を8個先成分 La及び Laの共 筒でカパーすることになり、原服明径を小さくで き、従つて偏光ピームスプリッタ切等に寸法の小 ざなものを利用でき、安価に構成できる利益があ る。また、本例の場合、8個光成分 La 及び Lat 内周折条件となるので、クサピ形レンス切り口の 設定により、所定位置Poを縮小レンズ(II)(第6図 参照)の入射離中心に設定するととにより、フィ ールドレンス効果を持たせることができ有効である。 次に、第5図は本発明の他の実施例を示すもの であり、第1図と対応する部分には同一符号を付

上述実施例においては、個光ピームスプリッタ(7) より得られるP優光成分 Lo の偏光面を 90° 回転させ、8個光成分の合成光としたものであるが、この逆に個光ピームスプリッタ(7)より得られる8個 光成分 Lo の個光面を 90° 回転させ、P個光成分の 合成光として利用することも考えられる。 さらに 上述実施例において、全反射プリズム傾の代りに ミラーを用いてもよい。

〔発明の効果〕

以上述べた本発明によれば、個光ビームスプリッタより得られる & 個光成分 Le 及び P 個光成分 Le の双方ともライトベルブの照明光として利用されるので、光源の光の利用率が改善される。従つて、従来と同じ光源を用いるとすれば、スクリーン上に一層高輝度の画像を得ることができる。

図面の簡単な説明

第1 図は本発明の一実施例を示す構成図、第2 図は制御回路部の具体構成図、第3 図及び第4 図 は夫々その説明のための図、第5 図は本発明の他 の実施例を示す構成図、第6 図は従来例を示す構 し、その詳細説明は省略する。

第 5 図例においては、クサビ形レンズの及び内の手前に $\frac{\lambda}{2}$ 光学位相板はが配され、個光ビームスプリッタ(7)を通過して得られる S 偏光成分 L_a 及び $\frac{\lambda}{2}$ 光学位相板的で変換された S 偏光成分 L_a *は夫々との $\frac{\lambda}{2}$ 光学位相板的によりその偏光面が 45° 回転される。その他は、第 1 図例と同様に構成される。

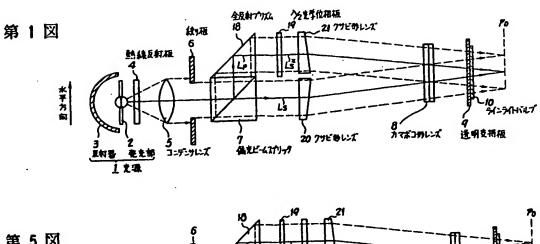
この第 5 図例のように 8 個光成分 La 及び La の 個光面を 45° 回転させることにより、これらの個光面がラインライトペルプ 如の各光弁の印加電界と 45° の角度をなすようになるので、ラインライトペルプ 如において最大個光感度を得ることができる。

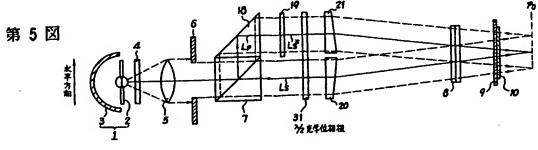
尚、上述実施例においては、ラインライトペルプロを光が通過する透過型のものを示したが、ラインライトペルプより光が反射される反射型のものにも同様に適用することができる。また、上述実施例においては、ラインライトペルプロを使用したものであるが、二次元のライトペルプを用いるものにも、同様に適用することができる。また

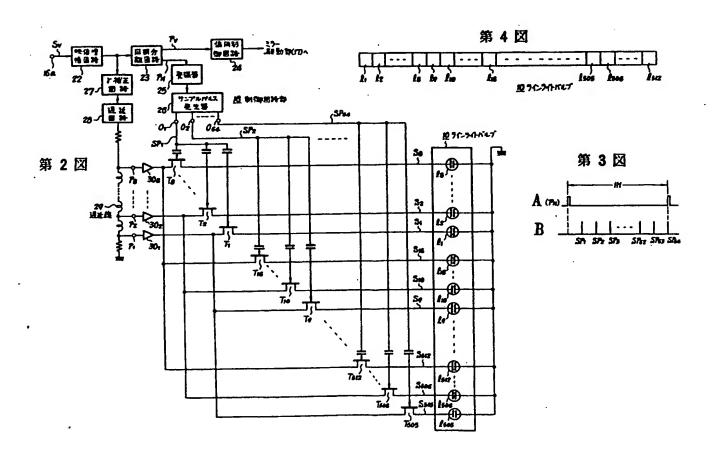
成図である。

(1) は光源、(7) は個光ピームスプリッタ、(8) はカマポコ形レンズ、(4) はラインライトペルプ、(4) は全反射プリズム、(4) 及び(4) は夫々 2 光学 位相板、(4) 及び(4) は夫々クサビ形レンズである。

代理人 多麻 点







手統補正審

60 2 26 昭和5-9年 1-4月 11日

特許庁長官 志 質



1.事件の表示

昭和59年 特. 許 頤 第211843号

2.発明の名称

・投射型ディスプレイ装置

3.補正をする者

事件との関係 特許出願人

住 所 東京都品川区北品川6丁目7番35号名 称(218)ソニー 株 式 会 社 代表取締役 大 賀 典 雄

4.代 理 人

住 所 東京都新宿区西新宿1丁目8番1号 18L 03-343-582189 (新宿ビル)

氏名(3388) 弁理士 伊藤 5.補正命令の日付 昭和 年 J



6.補正により増加する発明の数

7.補正の対象 明細書の

明細書の発明の詳細な説明の個及び関節

8.補正の内容

特許庁 60. 2.27 世丽亚

- (1) 明和容中、第2頁11頁、第4頁7行、8行、 第5頁19行、第6頁3行、7行、8行、14行、 第11頁10行、14行、第12頁4行、5行、8行、 第13頁3行及び4行「S」とあるを「P」に夫 失訂正する。
- 四 同、第2頁11行、第4頁7行、8行、第5頁 19行、第6頁7行、14行、第11頁10行、14行、 第12頁4行、8行及び第13頁5行「Ls」とあ るを「Lp」に夫々訂正する。
- (3) 両、第2頁20行「所定角度」の前に「映像信号に対応して」を加入する。
- (4) 同、第4頁9行、第5頁15行、17行、第6頁 2行、第13頁2行及び5行「P」とあるを「S」 に夫々訂正する。
- (5) 同、第4頁9行、第5頁17行、第6頁2行及 び第13頁2行「LP」とあるを「Ls」に失々 都正する。
- (6) 同、第4頁10行「反射され」とあるを「45° 反射され」に訂正する。
- (7) 同、第6頁3行、8行、14行、第11頁10行、

14行、第12頁 5 行及び 8 行「Ls*」とあるを「Lp*」に夫々訂正する。

(20) 図面中、第1図、第5図及び第6図を夫々別 紙の通り訂正する。

以上

